

대한민국 특허청
KOREAN INTELLECTUAL
PROPERTY OFFICE

별첨 사본은 아래 출원의 원본과 동일함을 증명함.

This is to certify that the following application annexed hereto
is a true copy from the records of the Korean Intellectual
Property Office.

출원번호 : 10-2002-0088425
Application Number

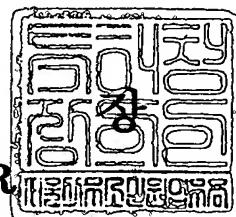
출원년월일 : 2002년 12월 31일
Date of Application DEC 31, 2002

출원인 : 엘지.필립스 엘시디 주식회사
Applicant(s) LG.PHILIPS LCD CO., LTD.



2003 년 04 월 09 일

특허청
COMMISSIONER



【서지사항】

【서류명】	특허출원서
【권리구분】	특허
【수신처】	특허청장
【참조번호】	0056
【제출일자】	2002.12.31
【국제특허분류】	G02F 1/133
【발명의 명칭】	잔류전하를 제거하는 액정표시장치
【발명의 영문명칭】	LIQUID CRYSTAL DISPLAY DEVICE FOR REMOVING RESIDUAL CHARGE
【출원인】	
【명칭】	엘지 .필립스 엘시디 주식회사
【출원인코드】	1-1998-101865-5
【대리인】	
【성명】	박장원
【대리인코드】	9-1998-000202-3
【포괄위임등록번호】	1999-055150-5
【발명자】	
【성명의 국문표기】	박순영
【성명의 영문표기】	PARK, Soon Young
【주민등록번호】	790410-2921310
【우편번호】	667-912
【주소】	경상남도 하동군 진교면 송원리 817
【국적】	KR
【발명자】	
【성명의 국문표기】	이덕원
【성명의 영문표기】	LEE, Deok Won
【주민등록번호】	720416-1168120
【우편번호】	718-833
【주소】	경상북도 칠곡군 석적면 중리 224-1번지 204동 601호
【국적】	KR
【취지】	특허법 제42조의 규정에 의하여 위와 같이 출원합니다. 디 리인 원 (인) 박장

1020020088425

출력 일자: 2003/4/10

【수수료】

【기본출원료】	18	면	29,000	원
【가산출원료】	0	면	0	원
【우선권주장료】	0	건	0	원
【심사청구료】	0	항	0	원
【합계】	29,000 원			
【첨부서류】	1. 요약서·명세서(도면)_1통			

【요약서】**【요약】**

본 발명은 액정표시장치에 관한 것으로, 상세하게는 액정표시장치 내부에 잔류하는 전하를 방전시켜 이온성 오염물질에 의한 얼룩을 제거해 화면표시품질이 향상된다. 이를 위해 본 발명은 투명기판에 종횡으로 배열된 복수의 데이터배선 및 복수의 게이트배선; 상기 데이터배선에 데이터전압을 인가하는 소스 드라이버; 상기 게이트배선에 게이트전압을 인가하는 게이트 드라이버; 및 상기 데이터배선 및 게이트배선과 정전기방지부를 통해 연결되고, 적어도 하나는 상기 소스 드라이버와 직접 연결된 복수의 공통전압배선을 포함하는 것을 특징으로 하는 잔류전하를 제거하는 액정표시장치를 제공한다.

【대표도】

도 3

【명세서】**【발명의 명칭】**

잔류전하를 제거하는 액정표시장치{LIQUID CRYSTAL DISPLAY DEVICE FOR REMOVING RESIDUAL CHARGE}

【도면의 간단한 설명】

도 1은 종래의 액정표시장치의 단면을 도시한 개략도.

도 2는 본 발명의 실시예에 의한 액정표시장치를 도시한 평면도.

도 3은 본 발명의 다른 실시예에 의한 액정표시장치를 도시한 평면도.

도면의 주요 부분에 대한 부호의 설명

100: 제1투명기판 110, 220, 300: 공통전압배선

120: 제2투명기판 130: 공통전극

140, 340: 은도트 200: 데이터배선

210: 게이트배선 230: 제1더미배선

240: 제2더미배선 250: 소스 드라이버

255: 가요성인쇄필름 260: 게이트 드라이버

270: 소스 인쇄회로기판 280: 정전기방지부

290: 박막트랜지스터

【발명의 상세한 설명】**【발명의 목적】****【발명이 속하는 기술분야 및 그 분야의 종래기술】**

<13> 본 발명은 액정표시장치에 관한 것으로, 특히 잔류 직류전압을 제거하는 액정표시장치에 관한 것이다.

<14> 액정표시장치는 게이트배선과 데이터배선이 매트릭스(matrix) 형태로 배열되어 그 교차점에 박막트랜지스터(Thin Film Transistor; 이하 TFT)가 형성된 TFT 기판, 상기 TFT 기판과 합착되는 컬러필터(color filter) 기판 및 상기 두 기판 사이에 충진되는 액정층을 포함하여 구성된다. 화소전극 및 공통전극이 액정층을 사이에 두고 형성되어 양 전극에 가해지는 전압에 의해 액정의 투과율이 조절된다. 상기 게이트배선과 데이터배선은 각각 게이트 드라이버와 데이터 드라이버에 연결되어 게이트전압 및 데이터전압을 공급받는다.

<15> 도 1은 종래의 액정표시장치의 단면을 도시한 개략도이다.

<16> 제1투명기판(100)에 형성된 공통전압배선(110), 제2투명기판(120)에 형성된 공통전극(130) 및 상기 공통전압배선(110)과 공통전극(130)을 전기적으로 연결하는 은 도트(Ag dot; 140)만을 도시하였다.

<17> 제1투명기판(100)에 형성된 공통전압배선(110)은 공통전압(Vcom)을 공급받아 은도트(140)를 통해 제2투명기판(120)의 공통전극(130)에 인가한다. 상기 공통전압배선(110)은 게이트배선(미도시) 및 데이터배선(미도시)과 정전기방지부(미도시)를 통해 연결된다. 상기 정전기방지부는 고전압의 정전기가 액정표시장치 내부로 유입될 때 턴온되어 정

전기를 모든 게이트배선 및 데이터배선에 분산시킴으로써 정전기에 의한 액정표시장치의 손상을 방지한다.

<18> 상기와 같은 액정표시장치는 액정의 열화를 막기 위해 액정을 교류로 동작시키는 도트 인버션(dot inversion) 방식을 사용한다. 공통전극(130)에 인가되는 공통전압(V_{com})을 중심으로 데이터전압을 매 프레임(frame)마다 반전시킨다. 홀수 프레임(odd frame)에서 인가된 데이터전압과 동일한 크기의 데이터전압이 짹수 프레임(even frame)에서도 인가되기 위해서는 TFT의 기생용량(parasitic capacitance)에 의한 킥백(kick back) 효과를 고려한 공통전압(V_{com})을 제2투명기판(120)의 공통전극(130)에 인가해야 한다. 즉 킥백전압은 항상 게이트전압 변동과 같은 방향으로 작용하기 때문에 공통전압(V_{com})은 반전되는 데이터전압의 중심치보다 항상 낮은 전압을 인가해야 한다. 그러나, 종래 이러한 전압보상은 사람의 시각에 의존해서 이루어졌기 때문에 정확한 보상을 해줄 수가 없었다.

<19> 공통전압(V_{com})에 대한 전압보상을 정확히 해주지 못하게 되면 제1투명기판(100)의 공통전압배선(110)과 제2투명기판(120)의 공통전극(130)에 잔류전하가 축적되어 직류전압이 나타나게 된다. 상기 잔류전하는 액정표시장치가 턴오프되면 방전되어야 한다.

<20> 종래에 잔류전하는 높은 저항의 정전기방지부를 회피하여 게이트 드라이버와 소스 드라이버를 순차적으로 거쳐 방전되었다. 그러나, 상기와 같은 복잡한 방전 경로로는 잔류전하가 용이하게 방전되지 못하여 액정표시장치가 턴오프 상태일 때에도 액정표시장치 내부에 잔류하게 되는 문제가 있었다. 또한, 액정표시장치가 대면적화되고 고해상도되어 감에 따라 액정표시장치 내부의 배선 저항이 증가하여 상기와 같은 방전 경로로는 잔류전하를 효율적으로 제거하지 못했다.

<21> 상기 잔류전하가 제대로 방전되지 못하면 액정표시장치가 턴오프 상태에서도 직류 전압이 계속 인가되어 도면에 도시된 바와 같이 이온성 오염물질(e^-)이 흡착되고, TFT 가 열화되는 문제가 있었다. 특히, 액정 주입구 주변의 봉지재에 의해 발생된 이온성 오염물질은 이상 열룩의 원인이 되어 액정표시장치의 불량 및 화면표시품질을 저하시키는 문제가 되어왔다.

【발명이 이루고자 하는 기술적 과제】

<22> 따라서, 본 발명은 상기와 같은 종래 기술의 문제점을 해결하기 위해 액정표시장치 의 잔류전하를 방전시켜 TFT의 열화 및 화면에 나타나는 열룩을 제거하는 것을 목적으로 한다.

<23> 기타 본 발명의 다른 목적 및 특징은 후술되는 발명의 구성 및 특허청구범위에서 설명될 것이다.

【발명의 구성 및 작용】

<24> 상기 목적을 달성하기 위하여 본 발명은 투명기판에 종횡으로 배열된 복수의 데이 터배선 및 복수의 게이트배선; 상기 데이터배선에 데이터전압을 인가하는 소스 드라이버; 상기 게이트배선에 게이트전압을 인가하는 게이트 드라이버; 및 상기 데이터 배선 및 게이트배선과 정전기방지부를 통해 연결되고, 적어도 하나는 상기 소스 드라이 버와 직접 연결된 복수의 공통전압배선을 포함하는 것을 특징으로 하는 잔류전하를 제거 하는 액정표시장치를 제공한다.

<25> 상기 게이트 드라이버는 상기 소스 드라이버와 전기적으로 연결되어 게이트신호 및 제어신호를 공급받고, 상기 공통전압배선은 상기 게이트 드라이버에 연결되어 공통전압을 인가받는 것이 바람직하다.

<26> 상기 데이터배선 및 공통전압배선과 정전기방지부를 통해 연결된 제1더미배선을 추가로 포함하는 것이 바람직하다.

<27> 상기 게이트배선 및 공통전압배선과 정전기방지부를 통해 연결된 제2더미배선을 추가로 포함하는 것이 바람직하다.

<28> 액정표시장치가 트위스티드 네마틱 모드로 동작할 경우, 상기 공통전압배선에 형성된 적어도 하나의 은도트를 추가로 포함하여 공통전압을 컬러필터 기판의 공통전극에 인가하는 것이 바람직하다.

<29> 상기 소스 드라이버에 게이트신호, 데이터신호 및 제어신호를 공급하는 소스 인쇄회로기판을 추가로 포함하는 것이 바람직하다. 상기 소스 인쇄회로기판은 접지단자를 구비하여 이를 통해 잔류전하를 외부로 방출할 수 있다.

<30> 또한, 본 발명은 상기 목적을 달성하기 위하여 투명기판에 종횡으로 배열된 복수의 데이터배선 및 복수의 게이트배선; 상기 데이터배선에 데이터전압을 인가하는 소스 드라이버; 상기 소스 드라이버에 연결되어 게이트신호, 데이터신호 및 제어신호를 공급하는 소스 인쇄회로기판; 상기 게이트배선에 게이트전압을 인가하고, 상기 소스 드라이버로부터 게이트신호 및 제어신호를 공급받는 게이트 드라이버; 상기 데이터배선 및 게이트배선과 정전기방지부를 통해 연결되고, 적어도 하나는 상기 소스 드라이버와 직접 연결된 복수의 공통전압배선; 상기 게이트배선 및 공통전압배선과 정전기방지부를 통해 연

결된 제1더미배선; 및 상기 데이터배선, 공통전압배선 및 제1더미배선과 정전기방지부를 통해 연결된 제2더미배선을 포함하는 것을 특징으로 하는 잔류전하를 제거하는 액정표시장치를 제공한다.

<31> 상기와 같은 구성을 한 본 발명의 실시예에 의하면 액정표시장치 내부에 저저항의 경로를 제공함으로써 잔류전하를 액정표시장치 외부로 효과적으로 방출한다. 잔류전하가 제거되므로 TFT의 열화를 방지하고, 이온성 오염물질이 제거되어 얼룩이 나타나지 않아 화면표시품질을 향상시킬 수 있다.

<32> 이하 첨부한 도면을 참조하여 본 발명의 실시예를 상세히 설명한다.

<33> 도 2는 본 발명의 실시예에 의한 액정표시장치를 도시한 평면도이다.

<34> 트위스티드 네마틱(Twisted Nematic; 이하 TN) 모드로 구동되는 액정표시장치를 도시하고 있다. TN 모드의 액정표시장치는 TFT 기판의 화소영역에 화소전극이 형성되고, 컬러필터 기판의 전면에 공통전극이 형성된다. 상기 두 기판의 사이에서 액정은 연속적으로 90° 비틀려 배열되고, 데이터전압 및 공통전압이 인가되면 액정이 재배열되어 투과율이 조절된다.

<35> 유리와 같은 투명기판(미도시)에 데이터배선(200)과 게이트배선(210)이 종횡으로 배열되고, 두 배선(200, 210)의 교차점에 TFT(290)가 형성되어 있다. 상기 TFT(290)에 의해 액정에 데이터전압이 인가되면 액정용량(C1c)에 의해 한 프레임(frame)동안 전압이 유지된다. 전압 유지를 위한 보조용량(storage capacitance)은 도시하지 않았다.

<36> 상기 게이트배선(210)의 외곽에는 공통전압배선(220)이 형성되어 있다. 공통전압(220)에는 적어도 하나의 은도트(340)가 형성되어 컬러필터 기판의 공통전극에 공통전압(Vcom)을 인가한다.

<37> 상기 데이터배선(200)은 소스 드라이버(250)에 연결되고, 상기 게이트배선(210)은 게이트 드라이버(260)에 연결된다.

<38> 소스 드라이버(250)는 소스 인쇄회로기판(Printed Circuit Board; 이하 PCB)(270)과 연결된다. 소스 PCB(270)에는 타이밍 컨트롤러(timing controller)가 설치되어 컴퓨터(computer) 등의 그래픽 컨트롤러(graphic controller)에서 입력된 화상데이터를 소스 드라이버(250)가 처리 가능한 형태의 디지털 신호로 변환하고, 소스 드라이버(250)와 게이트 드라이버(260) 구동에 필요한 각종 타이밍 컨트롤 신호 등의 제어신호를 발생시킨다. 상기 타이밍 컨트롤러는 그래픽 컨트롤러로부터 화상데이터뿐만 아니라 클럭(clock) 신호와 수평/수직동기신호(Hsync, Vsync)를 입력받는다. 이후, 타이밍 컨트롤러는 상기 신호 및 화상데이터를 액정표시장치에 맞게 가공하여, 소스 드라이버(250)에 수평동기신호(Hsync), 수직동기신호(Vsync) 및 화상데이터에 따른 제어신호를 전달한다.

<39> 소스 드라이버(250)는 소스 PCB(270)로부터 공급받은 게이트신호 및 제어신호를 게이트 드라이버(260)로 전달한다. 소스 드라이버(250)와 게이트 드라이버(260)는 가요성 인쇄필름(Flexible Printed Circuit; FPC; 255)을 통해 연결되거나 직접 투명기판에 배선(Line-On-Glass; LOG)을 형성하여 연결한다.

<40> 게이트 드라이버(260)는 횡 방향으로 배열된 게이트배선(210)을 순차적으로 선택하여 스캔(scan) 신호를 발생하는 역할을 하고, 소스 드라이버(250)는 데이터신호를 데이터전압으로 변경하여 종 방향으로 배열된 데이터배선(200)에 인가하는 역할을 한다. 게

이트 드라이버(260)가 게이트배선(220)을 선택하여 게이트전압을 인가하여 TFT를 턴온(turn-on) 상태로 하면 소스 드라이버(250)는 각각의 데이터배선(200)을 통하여 각 화소에 데이터전압을 인가하는 역할을 한다.

<41> 데이터배선(200) 및 게이트배선(210)의 일단에는 패드(pad; 미도시)가 형성되고, 소스 드라이버(250) 및 게이트 드라이버(260)가 부착되어 데이터전압 및 게이트전압을 공급한다. 공통전압배선(220)의 일단에도 패드가 형성되어 게이트 드라이버(260)로부터 공통전압을 인가받는다.

<42> 상기 데이터배선(200)과 게이트배선(210)은 정전기방지부(280)를 통해 각각 공통전압배선(220)과 연결된다. 상기 정전기방지부(280)는 스위치와 같은 역할을 하며 복수의 트랜지스터나 다이오드(diode)로 구성된다. 고전압이 인가될 때만 동작되어 연결된 두 배선을 단락시킨다.

<43> 정전기방지부(280)는 정전기가 액정표시장치 내부에 유입되었을 때 모든 게이트배선(210) 및 데이터배선(200)에 분산시킨다. 즉, 정전기가 게이트배선(210) 및 데이터배선(200) 중 어느 한 배선에 유입되면 이와 연결된 정전기방지부(280)가 동작하여 정전기가 공통전압배선(220)으로 유입되고, 또 이에 따라 공통전압배선(220)에 연결된 각 배선의 정전기방지부(280)가 동작하여 각 배선으로 정전기가 분산된다. 분산된 정전기는 작은 에너지를 갖고 있고, 분산된 정전기로 인해 각 배선은 등전위를 형성하므로 TFT(290)가 파괴되지 않는다.

<44> 상기 공통전압배선(220)은 소스 드라이버(250)와 정전기방지부(280)를 통해 연결된다. 상기 정전기방지부(280)는 외부로부터 유입될 수 있는 정전기를 차단하는 역할을 한다. 또한, 복수의 공통전압배선(220) 중 적어도 하나는 소스

드라이버(250)와 정전기방지부를 통하지 않고 직접 연결된다. 이 부분(A)을 통해 잔류전하가 소스 드라이버(250)로 방전된다. 다수의 공통전압배선(220)이 소스 드라이버(250)와 직접 연결되면 외부의 정전기가 이를 통해 액정표시장치 내부로 유입될 수 있으므로 하나의 공통전압배선(220)만을 소스 드라이버(250)와 직접 연결시키는 것이 바람직하다.

<45> 게이트배선(220)의 패드가 형성된 일단의 타단은 제1더미배선(230)과 정전기방지부(280)를 통해 연결되어 있다. 그리고, 데이터배선(200)의 패드가 형성된 일단의 타단은 제2더미배선(240)과 정전기방지부(280)를 통해 연결되어 있다.

<46> 상기 제1더미배선(230)과 제2더미배선(240)은 정전기방지부(280)를 통해 연결된다. 본 발명의 실시예에 의한 액정표시장치의 각 배선은 정전기방지부(280)에 의해 연결되므로 정전기 발생시 모든 배선이 단락되어 정전기가 분산된다.

<47> 상기와 같은 구성을 한 액정표시장치가 잔류전하를 제거하는 과정은 다음과 같다.

<48> 공통전압배선(220) 및 이에 연결된 컬러필터 기판의 공통전극에 존재하는 잔류전하는 액정표시장치가 턴오프되면 저항이 가장 작은 경로를 통해 액정표시장치의 외부로 빠져나가게 된다.

<49> 액정표시장치의 소스 PCB(270)에는 접지단자가 구비되어 있기 때문에 잔류전하는 소스 PCB(270)의 접지단자를 통해 외부로 방전된다.

<50> 잔류전하가 소스 드라이버(250)까지 도달하는 경로에서 저항이 되는 요소는 제1더미배선(230), 제2더미배선(240), 은도트(340), 정전기방지부(280), 게이트 드라이버(260) 및 FPC(255) 등이 있다. 여기에서 제1더미배선(230) 및 제2더미배선(240) 및 은도

트(340)의 저항은 나머지 게이트 드라이버(260) 및 FPC(255)에 비해 훨씬 작으므로 무시 할 수 있다.

<51> 따라서, 공통전압배선(220) 및 공통전극에 존재하던 잔류전하는 제1더미배선(230)을 통해 소스 드라이버(250)로 이동한 후 소스 PCB(270)의 접지단자로 빠져나간다. 도면에 잔류전하의 이동경로를 화살표로 표시하였다.

<52> 본 발명의 실시예는 상기와 같이 소스 드라이버와 공통전압배선 사이에 잔류전하가 외부로 빠져나갈 수 있는 저저항의 경로를 제공하여 액정표시장치가 턴오프 상태일 때, 잔류전하를 제거하게 된다.

<53> 도 3은 본 발명의 다른 실시예에 의한 액정표시장치를 도시한 평면도이다.

<54> 횡전계(In Plane Switching; 이하 IPS) 모드로 구동되는 액정표시장치를 도시하고 있다.

<55> TN 모드의 액정표시장치는 시야각(viewing angle)이 좁다는 단점이 있는데, IPS 모드의 액정표시장치는 액정분자를 기판과 거의 수평한 방향으로 배향하여 시야각 문제를 해결하고 있다.

<56> IPS 모드의 액정표시장치는 TN 모드의 액정표시장치와 달리 화소전극과 공통전극이 TFT 기판에 형성된다. 화소전극과 공통전극은 평행하게 배열되어 횡전계를 발생시켜 액정의 투과율을 조절한다.

<57> 도 3에서 도 2의 액정표시장치와 동일한 구성요소에 대해서는 동일한 참조부호를 사용하였으면 이에 대한 설명은 생략하겠다.

<58> TN 모드의 액정표시장치는 공통전압배선이 게이트배선의 외곽에 형성되었지만, IPS 모드의 액정표시장치에서는 각 화소의 공통전극을 형성하기 위해서 복수의 공통전압배선(300)이 게이트배선(210)의 사이사이마다 형성된다. 상기 공통전압배선(300)이 각 화소로 연장되어 공통전극을 형성한다.

<59> 또한, 공통전극이 TFT 기판에 형성되기 때문에 공통전압을 컬러필터 기판에 인가하기 위한 은도트는 불필요하다.

<60> 따라서, 잔류 직류전압이 계속 인가되면 TFT 기판의 공통전압배선(300) 및 공통전극에 잔류전하가 축적된다.

<61> IPS 모드의 액정표시장치의 경우에도 TN 모드의 액정표시장치의 경우와 동일하게 적어도 하나의 공통전압배선(220)이 소스 드라이버(250)와 직접 연결된 저저항의 경로(B)를 제공한다. 상기 경로를 통하여 TN 모드의 경우와 동일한 방식으로 소스 PCB(270)의 접지단자를 통해 외부로 방출된다. 도면에 잔류전하의 이동경로를 화살표로 표시하였다.

<62> 상기한 설명에 많은 사항이 구체적으로 기재되어 있으나 이것은 발명의 범위를 한정하는 것이 아니라 바람직한 실시예로서 해석되어야 한다. 따라서 발명의 범위는 설명된 실시예에 의하여 정할 것이 아니고 특허청구범위와 특허청구범위에 균등한 것에 의하여 정하여져야 한다.

【발명의 효과】

<63> 본 발명에 의하면 액정표시장치 내부에 저저항의 경로를 제공함으로써 잔류전하를 액정표시장치 외부로 효과적으로 방출한다. 잔류전하가 제거되므로 이에 의한 잔류 직류 전압이 나타나지 않게 되어 TFT의 열화를 방지할 수 있다.

<64> 또한, 잔류전하가 제거됨으로써 종래 잔류전하에 의해 여기되던 이온성 오염물질이 제거되고, 이에 의해 화면에 나타나던 얼룩이 제거된다. 불량 액정표시장치의 발생이 저하되므로 수율이 향상되고, 화면표시품질을 향상시킬 수 있다.

【특허청구범위】**【청구항 1】**

투명기판에 종횡으로 배열된 복수의 데이터배선 및 복수의 게이트배선;
상기 데이터배선에 데이터전압을 인가하는 소스 드라이버;
상기 게이트배선에 게이트전압을 인가하는 게이트 드라이버; 및
상기 데이터배선 및 게이트배선과 정전기방지부를 통해 연결되고, 적어도 하나는
상기 소스 드라이버와 직접 연결된 복수의 공통전압배선을 포함하는 것을 특징으로 하는
잔류전하를 제거하는 액정표시장치.

【청구항 2】

제1항에 있어서, 상기 공통전압배선은 상기 게이트 드라이버로부터 공통전압을 인
가받는 것을 특징으로 하는 잔류전하를 제거하는 액정표시장치.

【청구항 3】

제1항에 있어서, 상기 데이터배선 및 공통전압배선과 정전기방지부를 통해 연결된
제1더미배선을 추가로 포함하는 것을 특징으로 하는 잔류전하를 제거하는 액정표시장치.

【청구항 4】

제1항에 있어서, 상기 게이트배선 및 공통전압배선과 정전기방지부를 통해 연결된
제2더미배선을 추가로 포함하는 것을 특징으로 하는 잔류전하를 제거하는 액정표시장치.

【청구항 5】

제1항에 있어서, 상기 게이트 드라이버는 상기 소스 드라이버와 전기적으로 연결되어 게이트신호 및 제어신호를 공급받는 것을 특징으로 하는 잔류전하를 제거하는 액정표시장치.

【청구항 6】

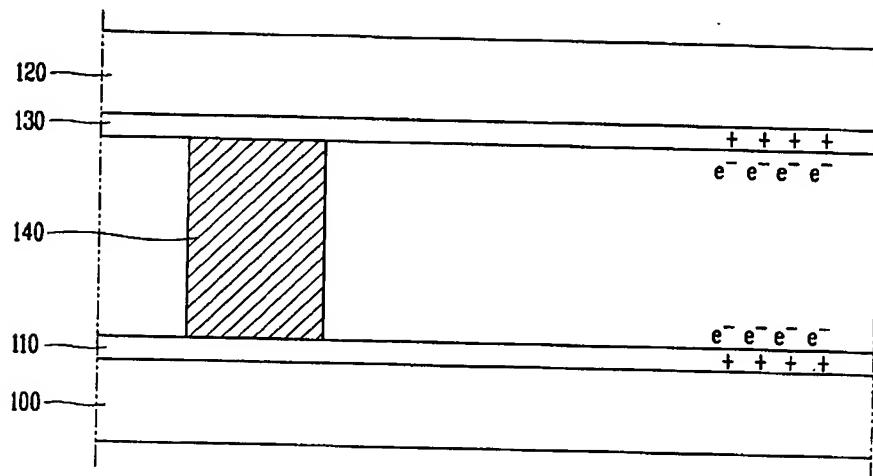
제1항에 있어서, 상기 공통전압배선에 형성된 적어도 하나의 은도트를 추가로 포함하는 것을 특징으로 하는 잔류전하를 제거하는 액정표시장치.

【청구항 7】

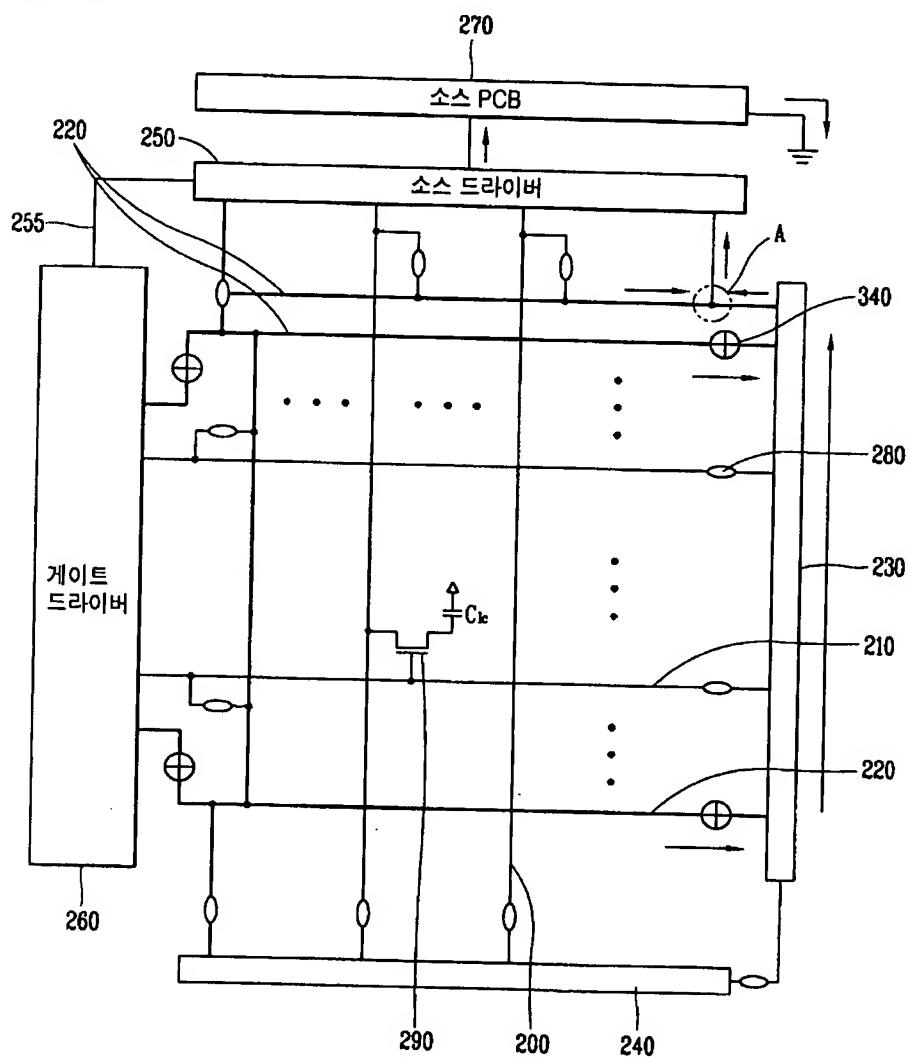
제1항에 있어서, 상기 소스 드라이버에 게이트신호, 데이터신호 및 제어신호를 공급하는 소스 인쇄회로기판을 추가로 포함하는 것을 특징으로 하는 잔류전하를 제거하는 액정표시장치.

【도면】

【도 1】



【도 2】



【도 3】

